



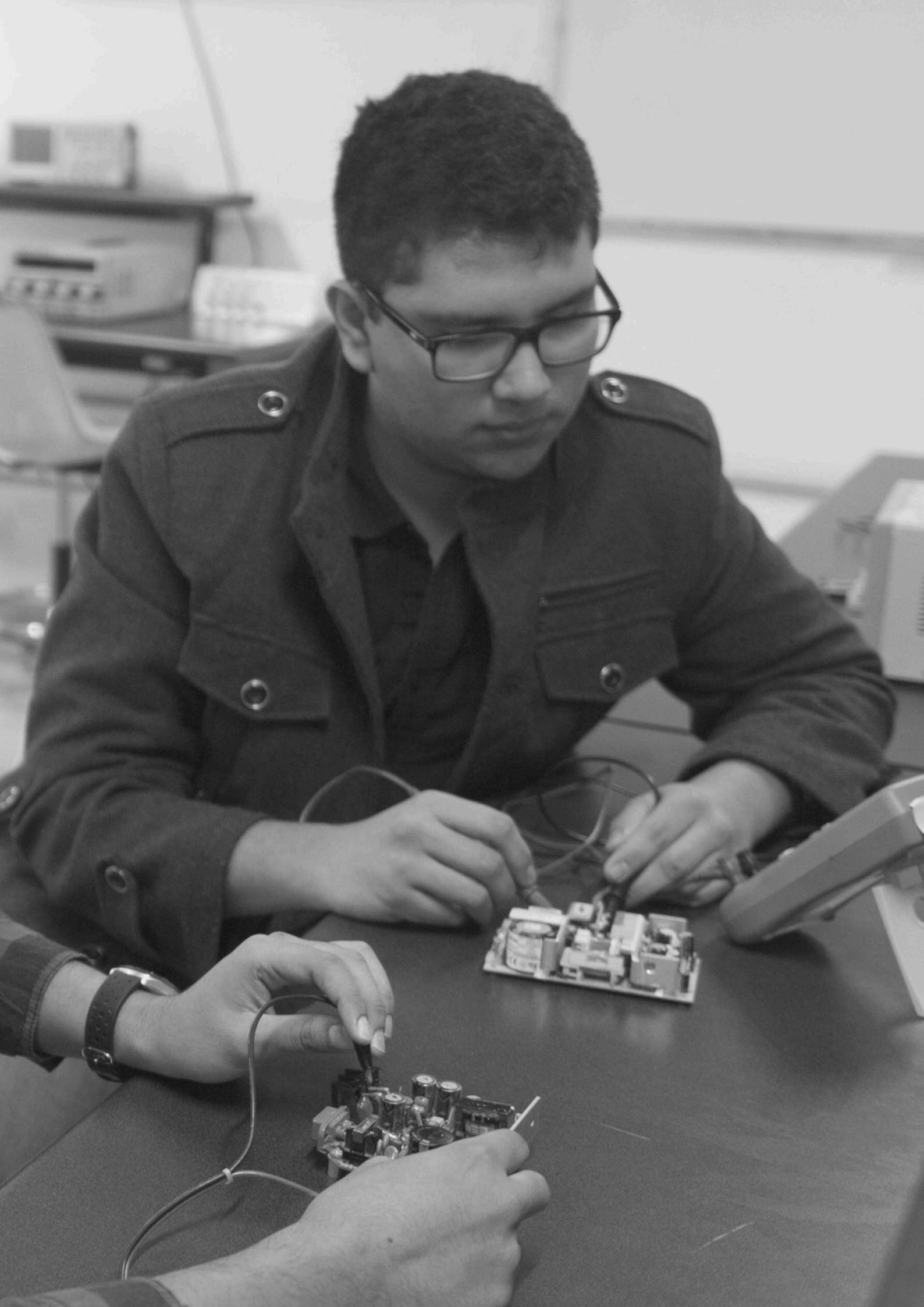
# PROGRAMA DE ESTUDIOS


## MICROCONTROLADORES Y MICROPROCESADORES

TECNÓLOGO EN SISTEMAS ELECTRÓNICOS Y TELECOMUNICACIONES

---

SÉPTIMO SEMESTRE  
EDUCACIÓN MEDIA SUPERIOR





*Microcontroladores y microprocesadores. Programa de Estudios. Tecnólogo en Sistemas Electrónicos y Telecomunicaciones. Séptimo Semestre*, fue editado por el Centro de Enseñanza Técnica Industrial de Jalisco.

LETICIA RAMÍREZ AMAYA  
Secretaria de Educación Pública

CARLOS RAMÍREZ SÁMANO  
Subsecretario de Educación Media Superior

JUDITH CUÉLLAR ESPARZA  
Directora General del Centro de Enseñanza Técnica Industrial


ÁNGEL EDUARDO ZAMORA ACEVEDO  
Director Académico del Centro de Enseñanza Técnica Industrial

Primera edición, 2025.

D. R. © CENTRO DE ENSEÑANZA TÉCNICA INDUSTRIAL. ORGANISMO PÚBLICO  
DESCENTRALIZADO FEDERAL.

Nueva Escocia No. 1885, Col. Providencia 5ª sección, C. P. 44638, Guadalajara,  
Jalisco.

Distribución gratuita. Prohibida su venta.



# ÍNDICE

**06**

I. IDENTIFICACIÓN DEL CURSO

**07**

II. UBICACIÓN DE LA UAC

**08**

III. DESCRIPTORES DE LA UAC

**10**

IV. DESARROLLO DE LA UAC

**19**

V. RECURSOS BIBLIOGRÁFICOS Y  
OTRAS FUENTES DE CONSULTA

# PRESENTACIÓN

El rediseño curricular del modelo educativo del tecnólogo, articula los tres componentes del Marco Curricular Común de la Educación Media Superior: i) el fundamental; ii) el ampliado; y iii) el profesional, ahora laboral, conservando este último, el enfoque basado en competencias, bajo una nueva propuesta que impulsa al CETI a mantener una estrecha vinculación con el sector productivo. El planteamiento del proceso educativo surge a partir del campo profesional, lo que permite diseñar la situación didáctica desde una problemática que pone en juego e integra las competencias del estudiantado para la transformación laboral y el aprendizaje significativo dejando a un lado, la idea del empleo.

En este sentido, la presente asignatura plantea desde su propia construcción, un proyecto integrador que va orientando el perfil de egreso y que hace explícito los conocimientos, destrezas, habilidades, actitudes y valores que las y los estudiantes aplican en los procedimientos técnicos específicos.

La asignatura Microcontroladores y Microprocesadores introduce al estudiante en el estudio de la arquitectura y funcionamiento de sistemas digitales programables, fundamentales para el desarrollo de sistemas embebidos. El curso se centra en el análisis del balance entre hardware y software en el diseño de sistemas basados en microcontroladores y microprocesadores de 8 bits, promoviendo una evaluación crítica y responsable de los costos, tiempos de ejecución y desempeño, con el fin de seleccionar la arquitectura más adecuada según los requerimientos de una aplicación específica.

Durante la asignatura, el estudiante adquiere habilidades para la configuración y el manejo de periféricos de comunicación en serie y en paralelo, así como de periféricos de control como temporizadores, utilizando la documentación técnica correspondiente para optimizar el desarrollo del software de aplicación. Se enfatiza el uso eficiente de los recursos del sistema, considerando las limitaciones propias de los sistemas embebidos.

Adicionalmente, se aborda el diseño e implementación de un sistema monitor para plataformas basadas en microprocesadores, permitiendo realizar operaciones de lectura, escritura y ejecución en las distintas memorias del sistema mínimo. De esta manera, la asignatura fortalece las competencias técnicas necesarias para el desarrollo, depuración y control de sistemas embebidos básicos, sentando las bases para cursos avanzados en arquitectura y diseño de sistemas electrónicos

# I. IDENTIFICACIÓN DEL CURSO

**CARRERA:** TECNÓLOGO EN SISTEMAS ELECTRÓNICOS Y TELECOMUNICACIONES

---

**Modalidad:**  
Presencial

**UAC:**  
Microcontroladores y  
Microprocesadores

**Clave:**  
233bMCLSE0705

---

**Semestre:**  
Séptimo

**Academia:**  
Sistemas digitales

**Línea de Formación:**  
Electrónica digital

---

**Créditos:**  
14.4

**Horas Semestre:**  
144

**Horas Semanales:**  
8

---

**Horas Teoría:**  
3

**Horas Práctica:**  
5

---

**Fecha de elaboración:**  
Julio 2025

**Fecha de última actualización:**

## II. UBICACIÓN DE LA UAC

### ÁMBITOS DE TRANSVERSALIDAD

Relación con asignaturas respecto a Marco Curricular Común de Educación Media Superior (MCCEMS), es decir, currículum fundamental y con asignaturas del currículum laboral.

Asignaturas vinculadas / Séptimo semestre

**CURRÍCULUM FUNDAMENTAL**

**Inglés VII.**

Los conocimientos adquiridos en Inglés VII son fundamentales ya que la mayor parte de la documentación técnica, como hojas de datos, manuales, librerías y herramientas de desarrollo, se encuentra en este idioma. Además, los entornos de programación, los lenguajes utilizados y los mensajes de error están mayoritariamente en inglés, por lo que su comprensión facilita el aprendizaje y la resolución de problemas.

Asignatura previa / Sexto semestre

**CURRÍCULUM LABORAL**

El estudiante adquiere conocimientos sobre lógica digital secuencial.

Las habilidades desarrolladas en Sistemas Digitales permiten a los estudiantes comprender la lógica digital secuencial cómo los contadores, las máquinas de estado, así como también entienden los sistemas basados en microprocesadores y describen los componentes de un sistema embebido básico al construir un sistema mínimo basado en un microprocesador.

**Sistemas digitales.**

Asignatura posterior / Octavo semestre

**Sistemas embebidos.**

El estudiante adquiere conocimientos sobre la solución de software para sistemas embebidos.

Las habilidades desarrolladas en Microcontroladores y Microprocesadores permiten a los estudiantes implementar algoritmos para la solución de software en sistemas embebidos, como la manipulación de puertos de entrada y salida, el uso de módulos internos, las interrupciones externas y el desarrollo de un sistema operativo.

### III. DESCRIPTORES DE LA UAC

#### 1. META DE APRENDIZAJE DE LA ASIGNATURA

Integra soluciones de hardware y software mediante la programación de microprocesadores de 8 bits en lenguajes ensamblador y C, evaluando las características de los sistemas operativos y periféricos para desarrollar un sistema monitor funcional sobre un sistema mínimo.

#### 2. COMPETENCIAS LABORALES DE LA UAC

-Evalúa de manera crítica y responsable el balance software-hardware en el diseño de periféricos, mediante el análisis sistemático de costos y tiempos de ejecución, tomando decisiones fundamentadas para optimizar la selección de la arquitectura más eficiente según los requerimientos de una aplicación específica.

-Configura los periféricos de comunicación (serie / paralelo) y control (timer) en microprocesadores y microcontroladores de 8 bits, con el fin de optimizar el desarrollo del software de aplicación en sistemas embebidos, siguiendo documentación técnica.

-Implementa un sistema monitor para sistemas basados en microprocesadores, actuando con precisión y criterio técnico, con el propósito de realizar funciones de lectura, escritura y ejecución en las memorias disponibles del sistema mínimo.

### 3. PRODUCTO INTEGRADOR

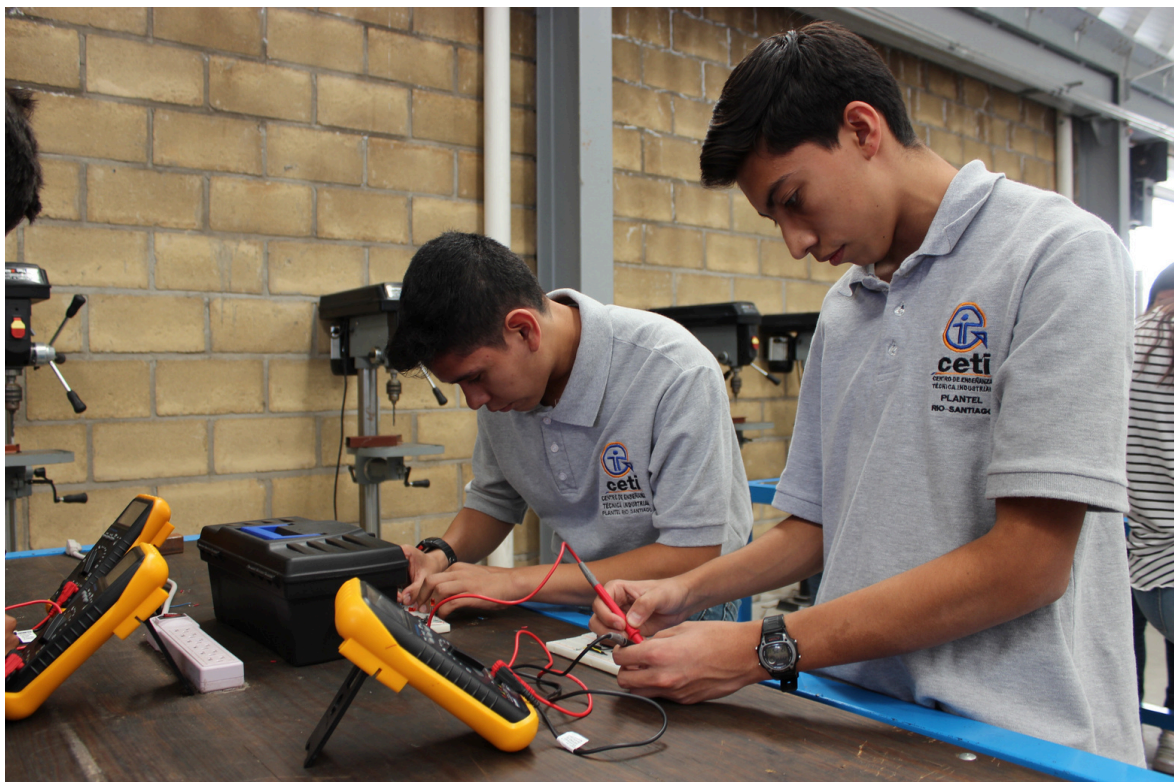
Portafolio de prácticas.

#### 3.1 Descripción del Producto Integrador

El o la estudiante entrega un compendio de los reportes de práctica, elaborados y evaluados a lo largo del curso.

#### 3.2 Formato de Entrega

Entrega en archivo PDF.



# IV. DESARROLLO DE LA UAC

## UNIDAD 1. LA PROGRAMACIÓN DE UN MICROPROCESADOR.

Procesos	Contenidos	Recursos	Productos	Evaluación e instrumentos de evaluación
<p>Identifica los diferentes lenguajes de programación del microprocesador / microcontrolador y la aplicación en su sistema mínimo.</p>	<ul style="list-style-type: none"> <li>- Tipos de lenguajes de programación.</li> <li>- Características distintivas entre los diferentes lenguajes de programación.</li> </ul>	<ul style="list-style-type: none"> <li>-Material audiovisual.</li> <li>-Presentaciones.</li> </ul>	<ul style="list-style-type: none"> <li>-Resumen sobre los tipos de lenguajes de programación y sus características distintivas.</li> </ul>	<ul style="list-style-type: none"> <li>-Reporte escrito: Se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</li> </ul>
<p>Implementa programas mediante el set de instrucciones del microprocesador / microcontrolador utilizado en el sistema mínimo determinando las fases de programación:</p> <ul style="list-style-type: none"> <li>- Algoritmo de solución.</li> <li>- Diagrama de flujo.</li> <li>- Codificación.</li> <li>- Corrida de prueba.</li> <li>- Correcciones al programa.</li> <li>- Documentación.</li> </ul>	<ul style="list-style-type: none"> <li>- Conjunto de instrucciones del microprocesador.</li> <li>- Definición y uso de los mnemónicos, códigos de operación, longitud y duración de la instrucción y códigos post-byte.</li> <li>- Propósito de los modos de direccionamiento y las instrucciones para usar los modos: inherente, por registro, inmediato, directo, indirecto, bit a bit, extendido e indexado.</li> <li>- Fases de programación; algoritmo de solución, diagrama de flujo, codificación, corrida de prueba, correcciones de programa y la documentación.</li> <li>- Técnicas de programación; independencia de posición, programas re – entrantes y recursivos.</li> </ul>	<ul style="list-style-type: none"> <li>-Material audiovisual.</li> <li>-Presentaciones.</li> </ul>	<ul style="list-style-type: none"> <li>-Reportes de práctica de laboratorio del conjunto de instrucciones y los modos de direccionamiento del microprocesador / microcontrolador.</li> </ul>	<ul style="list-style-type: none"> <li>-Prácticas de Laboratorio: Observación directa del desempeño del estudiante con el uso del conjunto de instrucciones y los modos de direccionamiento del microprocesador / microcontrolador, se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</li> </ul>

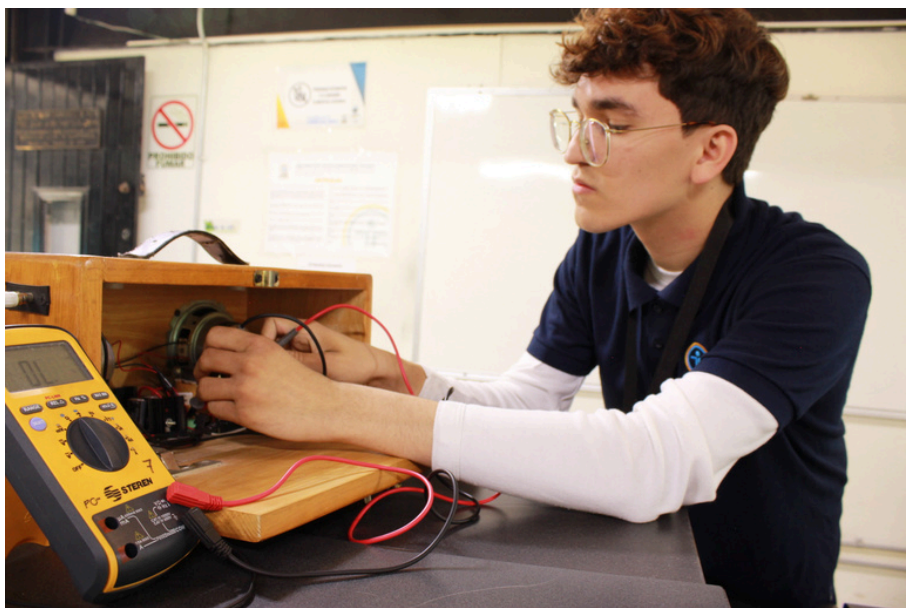
Procesos	Contenidos	Recursos	Productos	Evaluación e instrumentos de evaluación
<p>Implementa programas mediante recurso a subrutinas en lenguaje ensamblador.</p>	<ul style="list-style-type: none"> <li>- Implementación de una programación elemental en precisión simple en lenguaje máquina y ensamblador.</li> <li>- Implementación de subrutinas en lenguaje máquina y ensamblador.</li> </ul>	<ul style="list-style-type: none"> <li>-Material audiovisual.</li> <li>-Presentaciones.</li> </ul>	<ul style="list-style-type: none"> <li>-Reportes de práctica de laboratorio sobre la implementación de subrutinas en lenguaje máquina y ensamblador del microprocesador / microcontrolador.</li> </ul>	<ul style="list-style-type: none"> <li>-Prácticas de Laboratorio: Observación directa del desempeño del estudiante con la implementación de subrutinas en lenguaje máquina y ensamblador del microprocesador / microcontrolador, se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</li> </ul>
<p>Implementa soluciones de software aplicando el lenguaje ensamblador.</p>	<ul style="list-style-type: none"> <li>- Características de una programación de ciclos en lenguaje máquina y ensamblador.</li> <li>- Características de una conversión de código en lenguaje de máquina, ensamblador.</li> </ul>	<ul style="list-style-type: none"> <li>-Material audiovisual.</li> <li>-Presentaciones.</li> </ul>	<ul style="list-style-type: none"> <li>-Reportes de práctica de laboratorio sobre la implementación de ciclos y conversiones en lenguaje máquina y ensamblador del microprocesador / microcontrolador.</li> </ul>	<ul style="list-style-type: none"> <li>-Prácticas de Laboratorio: Observación directa del desempeño del estudiante con la implementación de ciclos y conversiones en lenguaje máquina y ensamblador del microprocesador / microcontrolador, se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</li> </ul>

## UNIDAD 2. LAS TÉCNICAS DE INTERCONEXIÓN Y EL MANEJO DE PERIFÉRICOS.

Procesos	Contenidos	Recursos	Productos	Evaluación e instrumentos de evaluación
<p>Analiza los principales tipos de interfaces programables para la comunicación en paralelo y en serie y los periféricos más utilizados en sistemas basados en microcontroladores.</p>	<ul style="list-style-type: none"> <li>- Definición y ejemplos de los principales tipos de interfaces programables para la comunicación en serie y en paralelo.</li> <li>- Identificación de los periféricos más utilizados en sistemas basados en microcontrolado -res.</li> </ul>	<ul style="list-style-type: none"> <li>-Material audiovisual.</li> <li>-Presentaciones.</li> </ul>	<ul style="list-style-type: none"> <li>-Resumen sobre los tipos de interfaces programables para la comunicación en paralelo y en serie.</li> </ul>	<ul style="list-style-type: none"> <li>-Reporte escrito: Se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</li> </ul>

Procesos	Contenidos	Recursos	Productos	Evaluación e instrumentos de evaluación
<p>Implementa interfaces para microcontroladores de 8 bits.</p>	<ul style="list-style-type: none"> <li>- Implementación de programas para el uso de interfaces en microcontroladores de 8 bits.</li> </ul>	<ul style="list-style-type: none"> <li>-Material audiovisual.</li> <li>-Presentaciones.</li> </ul>	<ul style="list-style-type: none"> <li>-Reportes de práctica de laboratorio sobre la implementación de programas para el uso de interfaces en lenguaje ensamblador en microprocesador / microcontrolador de 8 bits.</li> </ul>	<ul style="list-style-type: none"> <li>-Prácticas de Laboratorio: Observación directa del desempeño del estudiante con la implementación de programas para el uso de interfaces en lenguaje ensamblador en microprocesador / microcontrolador de 8 bits, se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</li> </ul>
<p>Formula soluciones hardware-software utilizando el lenguaje ensamblador</p>	<ul style="list-style-type: none"> <li>- Diferencias, ventajas y desventajas de una solución por hardware y una solución por software.</li> <li>- Análisis de la relación tiempo - costo.</li> </ul>	<ul style="list-style-type: none"> <li>-Material audiovisual.</li> <li>-Presentaciones.</li> </ul>	<ul style="list-style-type: none"> <li>-Resumen sobre las diferencias, ventajas y desventajas de una solución por hardware y una solución por software.</li> </ul>	<ul style="list-style-type: none"> <li>-Reporte escrito: Se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</li> </ul>

**PP1: Portafolio de evidencias correspondiente a las actividades y reportes de prácticas realizadas durante el primer parcial.**



## UNIDAD 3. LA APLICACIÓN DE PERIFÉRICOS.

Procesos	Contenidos	Recursos	Productos	Evaluación e instrumentos de evaluación
Identifica los diferentes tipos de contactos de los teclados y emplear algoritmos de software para la eliminación del ruido de contacto.	<ul style="list-style-type: none"> <li>- Tipos de contactos y teclados.</li> <li>- Características de un teclado matricial y sus principales ventajas.</li> <li>- Modos de eliminación, tanto por software como por hardware, de ruido de contacto (debounce).</li> </ul>	<ul style="list-style-type: none"> <li>-Material audiovisual.</li> <li>-Presentaciones.</li> </ul>	<ul style="list-style-type: none"> <li>-Resumen sobre los tipos de contactos y teclados, las características de un teclado matricial y los modos de eliminación de ruido de contacto (debounce).</li> </ul>	<ul style="list-style-type: none"> <li>-Reporte escrito: Se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</li> </ul>
Implementa un algoritmo para controlar un teclado matricial de mínimo 16 caracteres en el sistema mínimo.	<ul style="list-style-type: none"> <li>- Algoritmo de interpretación y decodificación de un teclado matricial.</li> </ul>	<ul style="list-style-type: none"> <li>-Material audiovisual.</li> <li>-Presentaciones.</li> </ul>	<ul style="list-style-type: none"> <li>-Reporte de práctica de laboratorio sobre el algoritmo de interpretación y decodificación de un teclado matricial en lenguaje ensamblador del microprocesador / microcontrolador.</li> </ul>	<ul style="list-style-type: none"> <li>-Práctica de Laboratorio: Observación directa del desempeño del estudiante con el algoritmo de interpretación y decodificación de un teclado matricial en lenguaje ensamblador del microprocesador / microcontrolador, se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</li> </ul>
Implementa un algoritmo para controlar una pantalla de cristal líquido de texto en el sistema mínimo.	<ul style="list-style-type: none"> <li>- Tipos y clasificación de los visualizadores digitales.</li> <li>- Funcionamiento e implementación de los visualizadores digitales.</li> <li>- Instrucciones y conexiones necesarias para controlar una pantalla de cristal líquido haciendo uso del sistema mínimo.</li> </ul>	<ul style="list-style-type: none"> <li>-Material audiovisual.</li> <li>-Presentaciones.</li> </ul>	<ul style="list-style-type: none"> <li>-Reporte de práctica de laboratorio sobre las instrucciones y conexiones necesarias para controlar una pantalla de cristal líquido en lenguaje ensamblador del microprocesador / microcontrolador.</li> </ul>	<ul style="list-style-type: none"> <li>-Práctica de Laboratorio: Observación directa del desempeño del estudiante con las instrucciones y conexiones necesarias para controlar una pantalla de cristal líquido en lenguaje ensamblador del microprocesador / microcontrolador, se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</li> </ul>

## UNIDAD 4. MICROPROCESADORES CON LENGUAJE C.

Procesos	Contenidos	Recursos	Productos	Evaluación e instrumentos de evaluación
Identifica las partes de un programa para configurar un microprocesador en lenguaje C.	- Introducción a la programación para el uso de variables, constantes, tipos de datos y endianness en lenguaje C para microprocesadores / microcontroladores.	-Material audiovisual. -Presentaciones.	-Reporte de práctica de laboratorio sobre el uso de variables, constantes, tipos de datos y endianness en lenguaje C del microprocesador / microcontrolador.	-Prácticas de Laboratorio: Observación directa del desempeño del estudiante con el uso de variables, constantes, tipos de datos y endianness en lenguaje C del microprocesador / microcontrolador, se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.
Implementa estructuras de decisión para la aplicación en un microprocesador en lenguaje C.	- Uso de estructuras de decisión simple, doble y múltiple en lenguaje C para microprocesadores / microcontroladores.	-Material audiovisual. -Presentaciones.	-Reporte de práctica de laboratorio sobre el uso de estructuras de decisión en lenguaje C del microprocesador / microcontrolador.	-Prácticas de Laboratorio: Observación directa del desempeño del estudiante con el uso de estructuras de decisión en lenguaje C del microprocesador / microcontrolador, se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.
Implementa estructuras de iteración para su aplicación en un microprocesador en lenguaje C.	- Uso de estructuras de iteración para (for), mientras (while) y hacer mientras (do - while) en lenguaje C para microprocesadores / microcontroladores.	-Material audiovisual. -Presentaciones.	-Reporte de práctica de laboratorio sobre el uso de estructuras de iteración en lenguaje C del microprocesador / microcontrolador.	-Prácticas de Laboratorio: Observación directa del desempeño del estudiante con el uso de estructuras de iteración en lenguaje C del microprocesador / microcontrolador, se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.
Implementa enmascaramientos y su aplicación en un microprocesador en lenguaje C.	- Uso de enmascaramientos AND y OR en bits y nibbles en lenguaje C para microprocesadores / microcontroladores.	-Material audiovisual. -Presentaciones.	-Reporte de práctica de laboratorio sobre el uso de enmascaramientos AND y OR en lenguaje C del microprocesador / microcontrolador.	-Prácticas de Laboratorio: Observación directa del desempeño del estudiante con el uso de enmascaramiento AND y OR en lenguaje C del microprocesador / microcontrolador, se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.

**PP2: Portafolio de evidencias correspondiente a las actividades y reportes de prácticas realizadas durante el segundo parcial.**

## UNIDAD 4. MICROPROCESADORES CON LENGUAJE C.

Procesos	Contenidos	Recursos	Productos	Evaluación e instrumentos de evaluación
<p>Implementa punteros y su aplicación en un microprocesador en lenguaje C.</p>	<ul style="list-style-type: none"> <li>- Uso de punteros de direcciones y de datos en lenguaje C para microprocesadores / microcontroladores.</li> </ul>	<ul style="list-style-type: none"> <li>-Material audiovisual.</li> <li>-Presentaciones.</li> </ul>	<ul style="list-style-type: none"> <li>-Reporte de práctica de laboratorio sobre el uso de punteros de direcciones y de datos en lenguaje C del microprocesador / microcontrolador.</li> </ul>	<p>Prácticas de Laboratorio: Observación directa del desempeño del estudiante con el uso de punteros de direcciones y de datos en lenguaje C del microprocesador / microcontrolador, se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</p>
<p>Implementa soluciones hardware-software para su aplicación en el manejo de interrupciones.</p>	<ul style="list-style-type: none"> <li>- Aplicación de las interrupciones (individuales, por grupo, y sus niveles de prioridad), registros necesarios para la configuración de las interrupciones y sus aplicaciones.</li> <li>- Aplicación de periféricos como temporizador y contador, registros.</li> <li>- Verificación por interrogación o consulta (polling) y verificación por interrupción (IRQ).</li> <li>- Ventajas y desventajas de una verificación por consulta y una verificación por interrupción.</li> <li>- Aplicación de periféricos por puerto serie, registros necesarios para la configuración de las interrupciones.</li> </ul>	<ul style="list-style-type: none"> <li>-Material audiovisual.</li> <li>-Presentaciones.</li> </ul>	<ul style="list-style-type: none"> <li>-Reportes de práctica de laboratorio sobre la configuración de interrupciones externas e internas en lenguaje C del microprocesador / microcontrolador.</li> </ul>	<ul style="list-style-type: none"> <li>-Prácticas de Laboratorio: Observación directa del desempeño del estudiante con la configuración de interrupciones externas e internas en lenguaje C del microprocesador / microcontrolador, se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</li> </ul>
<p>Implementa un algoritmo para controlar un teclado matricial de mínimo 16 caracteres en el sistema mínimo.</p>	<ul style="list-style-type: none"> <li>- Algoritmo de interpretación y decodificación de un teclado matricial.</li> </ul>	<ul style="list-style-type: none"> <li>-Material audiovisual.</li> <li>-Presentaciones.</li> </ul>	<ul style="list-style-type: none"> <li>-Reporte de práctica de laboratorio sobre el algoritmo de interpretación y decodificación de un teclado matricial en lenguaje C del microprocesador / microcontrolador.</li> </ul>	<ul style="list-style-type: none"> <li>-Práctica de Laboratorio: Observación directa del desempeño del estudiante con el algoritmo de interpretación y decodificación de un teclado matricial en lenguaje C del microprocesador / microcontrolador, se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</li> </ul>

## UNIDAD 4. MICROPROCESADORES CON LENGUAJE C.

Procesos	Contenidos	Recursos	Productos	Evaluación e instrumentos de evaluación
<p>Implementa un algoritmo para controlar una pantalla de cristal líquido de texto en el sistema mínimo.</p>	<p>- Funcionamiento e implementación de los visualizadores digitales.</p>	<p>-Material audiovisual. -Presentaciones.</p>	<p>-Reporte de práctica de laboratorio sobre las instrucciones y conexiones necesarias para controlar una pantalla de cristal líquido en lenguaje C del microprocesador / microcontrolador.</p>	<p>-Práctica de Laboratorio: Observación directa del desempeño del estudiante con las instrucciones y conexiones necesarias para controlar una pantalla de cristal líquido en lenguaje C del microprocesador / microcontrolador, se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</p>

## UNIDAD 5. LOS SISTEMAS OPERATIVOS.

Procesos	Contenidos	Recursos	Productos	Evaluación e instrumentos de evaluación
<p>Identifica los sistemas operativos embebidos y las diferencias que existen entre ellos.</p>	<p>- Introducción de los sistemas operativos embebidos, analizando sus definiciones, características y aplicaciones.</p>	<p>-Material audiovisual. -Presentaciones.</p>	<p>-Investigación sobre los sistemas operativos embebidos y sus diferencias.</p>	<p>-Síntesis de investigación: Se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</p>
<p>Identifica qué es un proceso o tarea y por lo tanto a los sistemas operativos multiproceso/ multitarea.</p>	<p>- Definición de proceso y de tarea.</p>	<p>-Material audiovisual. -Presentaciones.</p>	<p>-Investigación sobre procesos y tareas en sistemas operativos multiproceso y multitarea.</p>	<p>-Síntesis de investigación: Se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</p>
<p>Comprende el funcionamiento del kernel, las llamadas a sistema y el Shell en sistema operativo embebido.</p>	<p>- Funcionalidad del kernel, las llamadas al sistema y el Shell en el sistema operativo embebido.</p>	<p>-Material audiovisual. -Presentaciones.</p>	<p>-Investigación sobre el kernel, las llamadas al sistema y el Shell en el sistema operativo embebido.</p>	<p>-Síntesis de investigación: Se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</p>
<p>Implementa un sistema monitor básico utilizando el sistema mínimo, un visualizador y un teclado que permita controlar los recursos del mismo.</p>	<p>- Definición de un sistema operativo multiproceso o multitarea. - Definición de un sistema operativo secuencial. - Definición de un sistema operativo en tiempo real. - Definición de un sistema operativo con memoria virtual.</p>	<p>-Material audiovisual. -Presentaciones.</p>	<p>-Reporte de práctica de laboratorio sobre un sistema monitor básico utilizando el sistema mínimo.</p>	<p>-Práctica de Laboratorio: Observación directa del desempeño del estudiante con el diseño y la implementación de un sistema monitor básico usando el sistema mínimo y periférico de entrada y salida, se evaluará mediante guía de observación, rúbrica, lista de cotejo o el instrumento pertinente.</p>

## V. RECURSOS BIBLIOGRÁFICOS Y OTRAS FUENTES DE CONSULTA DE LA UAC

### Recursos Básicos

- Ayala, K. (2004). El microcontrolador 8051. Canada: Editorial Thomson.
- MacKenzie, I. y Phan, R. (2007). Microcontrolador 8051. México: Editorial Pearson Educación.

### Recursos Complementarios

- Pereira, F. (2008). HCS08 Unleashed. USA: Freescale.
- Silberschatz, A. y Galvin, P. (2005) Fundamentos De Sistemas Operativos 7° Edición. España Mc Graw Hill.

### Fuentes de Consulta Utilizadas

- Cámara de Diputados del H. Congreso de la Unión. (30 de septiembre de 2019). Ley General de Educación. <https://www.diputados.gob.mx/LeyesBiblio/pdf/LGE.pdf>
- Diario Oficial de la Federación. (20 de septiembre de 2023). Acuerdo secretarial 17/08/22 y 09/08/23. [https://www.dof.gob.mx/nota\\_detalle.php?codigo=5699835&fecha=25/08/2023](https://www.dof.gob.mx/nota_detalle.php?codigo=5699835&fecha=25/08/2023)
- Gobierno de México. (7 de septiembre de 2023). Propuesta del Marco Curricular Común de la Educación Media Superior. <https://educacionmediasuperior.sep.gob.mx/propuestaMCCEMS>

# AGRADECIMIENTOS

El Centro de Enseñanza Técnica Industrial agradece al cuerpo docente por su participación en el diseño curricular:

Eduardo Villanueva Yerenas.

Oralia Soledad Godínez Vega.

Miguel Ángel Casas Muñoz.

Luis Alejandro Mariscal Gutiérrez.

Stuardo Francisco Trejo Ibarra.

## **Equipo Técnico Pedagógico**

Miguel Ángel Romo Martínez.

Cynthia Isabel Zatarain Bastidas.

Ciara Hurtado Arellano.

Rodolfo Alberto Sánchez Ramos.

Janeth Poleth Álvarez Duarte.

Raquel Abigail Díaz Díaz.



**Microcontroladores y Microprocesadores**  
Programa de estudios  
Tecnólogo en Sistemas Electrónicos y Telecomunicaciones  
Séptimo Semestre



GOBIERNO DE  
**MÉXICO**

